

Алгоритъм за изследване и компютърно моделиране на безопасността на електронни fail- safe схеми

проф. д-н Христо Ангелов Христов,
гл.ас. Нели Иванова Стойчева

Висше Военно Транспортно Училище „Т.Каблешков“

1. Увод.

Новото поколение системи за жп автоматика и телемеханика е построено на конвенционални микропроцесорни и микроелектронни елементи. Безопасността на устройствата се постига на макрониво, с помощта на апаратни и програмни средства за контрол и превключване (СКП), а не на елементно ниво. Средствата за контрол и превключване регистрират неизправностите в апаратурата и грешките в програмирането и превключват системата към защитно (неопасно) състояние или към контролируемо развитие. Но за да бъде достигнато необходимото ниво на безопасност, трябва СКП сами да не допускат опасни откази.

Специфичният интерфейс на системите, осигуряващи въвеждането на контролната и управляващата информация и изведането на управляващите въздействия към обекта на управление също се реализира с помощта на безопасни електронни устройства, които са построени на основата на логически, аналогови или прагови електронни схеми. Възниква въпросът за синтеза на безопасни схеми и анализ на достигнатата безопасност.

Моделирането на безопасността на електронните схеми за контрол, превключване и входно-изходна организация се явява част от анализа и доказателството на безопасността на системите.

Целта на тази работа е компютърно моделиране на безопасността на електронните схеми, построени на дискретни електронни елементи.

Решението на проблема за моделирането на безопасността на електронните схеми се свежда до следните задачи:

1. Определяне на критерия за опасен отказ и опасното състояние на схемата.
2. Определяне на изходния сигнал на работоспособна схема.
3. Логическо моделиране на безопасността - качествена оценка на безопасността.
4. Изчисляване на показателите за безопасност - количествено оценяване на безопасността.

Проблемът за автоматизиран анализ на надеждността на електронните схеми е обсъждан в редица публикации [7,8,9, 10,]. В достъпната литература отсъства изследването на безопасността на електронни схеми с отчитане на всички многократни неизправности.

2. Проблемът за безопасността на електронните схеми.

Безопасността на жп транспорт се разбира като отсъствие на аварии и катастрофи, застрашаващи живота, здравето и интересите на хората, загуба на големи материални, духовни и природни ценности.

Най-общо *критерият за безопасност след отказ (fail- safe)* на СЖАТ може да се определи като свойство на системата да преминава в защитно състояние, забраняващо движението на подвижния състав или намаляващо скоростта му под допустимата.

Неработоспособната система е опасна, ако следотказовото и поведение противоречи на възприетия критерий. Всички следотказови състояния, в които тя попада в противоречие с критерия, са опасни, а отказите, които са ги предизвикали - опасни откази.

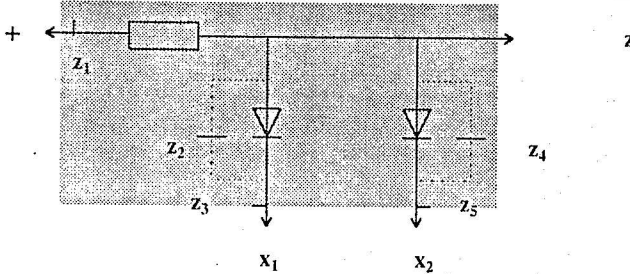
3. Изреждат се всички възможни набори от неизправности за зададения входен набор;

4. За всеки набор от неизправности $Z_i, i = \{1, 2, \dots, 2^R\}$ се определя изходен сигнал Z_j и характера на лъжливия преход:

- ☞ ако $Z_j > Z_i$, то прехода е опасен;
- ☞ ако $Z_j = Z_i$, то прехода е скрит;
- ☞ ако $Z_j < Z_i$, то прехода е защитен.

5. Логическата функция на опасните набори от неизправности е дизюнкция от всички опасни набори. Ако няма опасен преход за нито един от неизправности при всички набори на входа, схемата е качествено безопасна.

Пример. Нека вземем схема на диодна конюнкция (фиг. 1)



Фиг. 1

1. Входните набори са: $X_1 = \langle 0, 0 \rangle$, $X_2 = \langle 0, 1 \rangle$, $X_3 = \langle 1, 0 \rangle$ и $X_4 = \langle 1, 1 \rangle$;
- 2.

	X_1	X_2	X_3	X_4
Y	0	0	0	1

3. и 4. Лъжливите сигнали, установени визуално са:

Z	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31
Z1	1	0	1	0	1	0	1	0	1	0	1	0	1	0	1	0	1	0	1	1	1	1	1	0	1	0	1	0	1	0	1
Z2	0	1	1	0	0	1	1	0	0	1	1	0	0	1	1	0	0	1	1	1	1	1	0	0	0	0	1	1	1	1	1
Z3	0	0	0	1	1	1	0	0	0	1	1	1	1	1	1	0	0	0	0	1	1	1	1	1	0	0	0	0	1	1	1
Z4	0	0	0	0	0	0	1	1	1	1	1	1	1	1	1	0	0	0	0	0	0	0	0	0	1	1	1	1	1	1	1
Z5	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1	1
Y ₁ за X ₁	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	0	1	0	1	0	0	0	0	0	1	0	1	0
Y ₁ за X ₂	0	0	1	0	1	0	0	0	0	1	1	1	1	0	0	0	0	1	0	1	0	1	0	0	0	0	0	1	0	1	0
Y ₁ за X ₃	0	0	0	0	0	0	0	0	0	0	0	0	0	1	0	1	1	1	0	1	1	1	0	0	0	1	1	1	0	1	0

5. Булевите функции на ОНН имат вида:

$$F_{0,1} = z_1^0 \cdot z_2^0 \cdot z_3^0 \cdot z_4^0 \cdot z_5^1 \quad \vee \quad z_1^0 \cdot z_2^1 \cdot z_3^1 \cdot z_4^0 \cdot z_5^1 \quad \vee \quad z_1^0 \cdot z_2^0 \cdot z_3^1 \cdot z_4^1 \cdot z_5^1 \quad \vee \quad z_1^0 \cdot z_2^1 \cdot z_3^1 \cdot z_4^1 \cdot z_5^1$$

$$F_{0,2} = z_1^0 \cdot z_2^0 \cdot z_3^1 \cdot z_4^0 \cdot z_5^0 \quad \vee \quad z_1^0 \cdot z_2^1 \cdot z_3^1 \cdot z_4^0 \cdot z_5^0 \quad \vee \quad z_1^1 \cdot z_2^0 \cdot z_3^1 \cdot z_4^1 \cdot z_5^0 \quad \vee \quad z_1^1 \cdot z_2^0 \cdot z_3^1 \cdot z_4^1 \cdot z_5^0 \quad \vee \quad z_1^0 \cdot z_2^1 \cdot z_3^1 \cdot z_4^1 \cdot z_5^0 \quad \vee \quad z_1^0 \cdot z_2^0 \cdot z_3^1 \cdot z_4^0 \cdot z_5^1 \quad \vee \quad z_1^0 \cdot z_2^1 \cdot z_3^1 \cdot z_4^0 \cdot z_5^1 \quad \vee \quad z_1^0 \cdot z_2^0 \cdot z_3^1 \cdot z_4^1 \cdot z_5^1 \quad \vee \quad z_1^0 \cdot z_2^1 \cdot z_3^1 \cdot z_4^1 \cdot z_5^1$$

$F_{0,3}$ е аналогична $F_{0,2}$.

4.2. Алгоритъм N2.

От алгоритъм N1 се вижда, че с усложняване на схемата допустимите неизправности растат и реализирането на алгоритъм по метода на пълното изброяване [

] е практически невъзможно (*т.3. от Алгоритъм N1*). Ограничаването на анализа само до единична или съвкупна двойна неизправност е нецелесъобразно при схемите с висока отговорност за безопасността на движението. Ето защо в тази работа се предлага анализът да се извърши по метода Дърво на Откриващите Набори от Повреди (ДОНП) [1].

Методът ДОНП се състои в следното.

Построява се верига на неизправностите, започвайки със z_1 . Изпълнява се стъпка 4 от алгоритъм N1. Ако НН не се изявява, се добавя z_2 и отново се изпълнява стъпка 4. Ако НН отново е скрит, веригата се удължава до z_3 и т.н. до изявяване на отказ или до z_R . Ако обаче на някаква съвкупност от откази k_i отказът се изявява, то се определя неговия характер и полученият набор се записва към множеството на защитните или опасните откази.

По-нататък отстранявайки последната неизправност, съответстваща на върха на клона, веригата се намалява до $k_i - 1$.

Тук се образува разклонение на веригата. Добавя се неизправността със следващ номер и веригата се удължава по същото правило.

Получава се дърво с разклонения, чийто корен е z_1 . Когто е завършен пълният набор от неизправности, дървото е построено

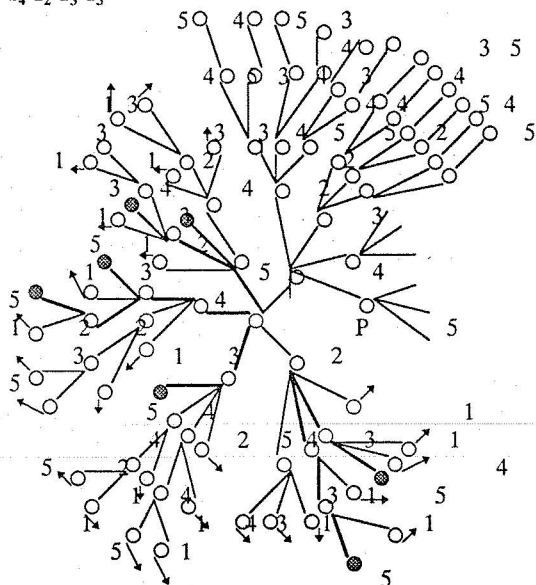
Строи се ново дърво с корен z_2 . Добавя се z_1 , после z_3 , и т.н. Веригата се удължава, но без z_i , които вече са включени във веригата.

На фиг.4 е показано дървото за диодната конюнкция от фиг.3.

От него се вижда, че:

- $F_{0.1} = z_2^1 z_3^1 z_5^1$
- $F_{0.2} = z_2^1 z_4^1 z_3^1 z_5^1$
- $F_{0.3} = z_2^1 z_5^1 z_3^1$
- $F_{0.4} = z_3^1 z_2^1 z_4^1 z_5^1$
- $F_{0.5} = z_3^1 z_4^1 z_2^1 z_5^1$
- $F_{0.6} = z_3^1 z_5^1$
- $F_{0.7} = z_4^1 z_2^1 z_3^1 z_5^1$

- $F_{0.8} = z_4^1 z_3^1 z_2^1 z_5^1$
- $F_{0.9} = z_4^1 z_3^1 z_5^1$
- $F_{0.10} = z_5^1 z_2^1 z_3^1$
- $F_{0.11} = z_5^1 z_2^1 z_4^1 z_3^1$
- $F_{0.12} = z_5^1 z_4^1 z_2^1 z_3^1$
- $F_{0.13} = z_5^1 z_4^1 z_3^1$



Фиг.4

$$F_{\text{онн}} = F_{0.1} \vee F_{0.2} \vee F_{0.3} \vee F_{0.3} \vee F_{0.4} \vee F_{0.5} \vee F_{0.6} \vee F_{0.7} \vee F_{0.8} \vee F_{0.9} \vee F_{0.10} \vee F_{0.11} \vee F_{0.12} \\ \vee F_{0.13} = z_3^1 z_5^1$$

5. Изчисляване на показателите за безопасност.

След като се изпълни алгоритъм N1 и вградения в него алгоритъм N2 се получават п на брой ДОНП, толкова, колкото са входните набори.

БФ на ОНН се получава като конюнкция на опасните набори от повреди, записани към множеството на опасните откази за всеки входен вектор.

5.1. Изчисляване на вероятността за опасна работа.

Приемаме, че схемите са възстановими и ергодични и пребивават в различни надеждности състояния. Предполагаме, че отказите възникват и се възстановяват поединично, т.е. потокът от откази и възстановявания е ординарен. Под състояние се разбира набора от еизправности, например $Z_i = \langle z_{10}, z_{20}, \dots, z_{R1} \rangle$. С интензивност λ_i в схемата се случва неизправност i , а с интензивност μ_i работоспособността на схемата се възстановява. Процесът на преминаване от едно състояние в друго е марковски. Всички състояния принадлежат към едно от трите пространства (глобални състояния) - работоспособно M_p , опасно M_o и защитно M_z . След достатъчно дълго време се достига пределната вероятност за пребиваване на схемата във всяко от трите състояния, която не се изменя с времето.

Невъзстановимата система се явява частен случай, когато $\mu_i = 0$, $i = \{1, 2, \dots, R\}$. Системата е неергодическа.

Изчисляване на вероятността за опасен отказ $Q_{o,0}(t)$ за невъзстановима система и вероятността за опасна работа $Q_{o,p}(t)$ за възстановима се определят по метода на преход от логически към вероятностни функции. [6,7].

БФ се преобразува във форма, подходяща за пълно заместване. След спазване на правилата на това преобразуване логическите променливи z_i^0 се заместват с вероятността за безотказна работа на съответния елемент - $p(t)$, а z_i^1 - се замества с вероятността за отказ $q(t)$.

На тази основа за схемата от фиг. 1, за която е получена БФ на ОНН (), за вероятността за опасна работа се получава:

$$Q_{o,0}(t) = p_3(t) \cdot p_4(t) [p_5(t) \cdot q_8(t) + q_5(t) \cdot p_8(t) + q_5(t) \cdot q_8(t)] + (p_1(t) \cdot p_j(t) + q_1(t) \cdot q_0(t))$$

Ако схемата е невъзстановима и отработката до отказ има експоненциално разпределение, то $\lambda(t) = \lambda = \text{const}$ и

$$p_i(t) = \exp(-\lambda t), \quad q_i(t) = 1 - \exp(-\lambda t).$$

Ако схемата е възстановима, то вместо вероятността за опасен отказ-критерий ще бъде вероятността за опасна работа $Q_{o,p}(t)$. В уравнение (6) вместо вероятността за безотказна работа $p_i(t)$ и вероятността за отказ $q_i(t)$ трябва да се поставят съответно готовността $\Gamma_i(t)$

$$\Gamma_i(t) = \frac{\mu}{\mu + \lambda} + \frac{\lambda}{\mu + \lambda} \cdot \exp[-(\mu + \lambda)t]$$

и неготовността $\Pi_i(t)$

$$\Pi_i(t) = \frac{\lambda}{\mu + \lambda} \{1 - \exp[-(\mu + \lambda)t]\}$$

5.2 Средна отработка на опасен отказ (МТВНФ).

Математическото очакване на времето междy два опасни отказа МТВНФ е показател за възстановими системи и може да определи о честотата H_o . Влизането в пространството на опасните състояния става с някаква честота $H_o = 1/\text{МТВНФ}$.

Известно е [8], че честотата на прехода h от едно в друго състояние се определя по формулата:

$h_{ij} = p_i \cdot \lambda_{ij}$, където i - е изходното състоянието, а j - състоянието на прехода.

Честотата на влизане в пространството на опасните състояния H_o се явява сума от всички честоти на прехода от състояние i , непринадлежащо към опасните, към произволно опасно състояние j .

$$H_o = \sum_{i \in M_o} (p_i \sum_{j \in M_o} \lambda_{ij})$$

За примера от фиг. 1. по дадената формула получаваме:

$$H_o = p_{1P5P8P0\lambda_5} + q_{1Q5P8P0\mu_1} + p_{1Q5P8Q0\mu_0} + q_{1P5Q8P0\mu_1} + p_{1P5P8P0\lambda_8} + p_{1P5Q8Q0\mu_0} + q_{1Q5Q8P0\mu_1} + p_{1Q5Q8Q0\mu_0} + p_{1P5Q8Q0\mu_1} + q_{1P5P8Q0\lambda_8} + q_{1P5Q8P0\lambda_0} + p_{1Q5P8Q0\lambda_1} + q_{1P5P8Q0\lambda_5} + q_{1Q5P8P0\lambda_0} + p_{1Q5Q8Q0\lambda_1} + q_{1Q5Q8P0\lambda_0}$$

6. Компютърно моделиране на безопасността

Тук се предлага компютърна програма, реализираща алгоритъма, показан в т.4, на основата на отказови модели на електронните компоненти, разработени в [1].

Структурната схема на алгоритъма е показана на фиг.5.

Програмата е написана на FORTRAN 77.

Литература:

1. MIL-HDBK-217C, Notice 1, Reliability Prediction of Electronic Equipment, 1980,
2. DEUTSCHE BUNDESBahn, Allgemeine Richtlinien für signaltechnisch sichere Schaltungen und Einrichtungen der Elektronik, 1990.
3. Сапожников, В.В., Вл.В.Сапожников, Методы синтеза надежных автоматов, Энергия, 1980.
4. Linde, H., L.W.Schiweck. Der Sicherheitsnachweis auf Bauelementenebene.-Signal und Draht. 1981, N°9-10.
5. Христов, Хр., Електронизация на осигурителната техника, Техника, 1984,
6. Хр. Основи на осигурителната техника, Техника, 1990.
7. Chenming Hu, The Berkeley Reliability Simulator BERT: an IC Reliability Simulator, Microelectronics Journal, N23, 1992, pp.97-102.
8. Стойчева, Н., Е.Иванов, Компютърен анализ на вида и последствията от отказите в електронните схеми, Сборник доклади от научна конференция на ВВТУ "Т.Каблешков", 10-12.11.1993г., стр.513-518
9. Kalyan, R., S.Kumar, Comparison of a simulation and an exact method for reliability evaluation of a large networks using a personal computer, Microelectronics and Rel., Vol.29, N2, pp.133-136, 1989.
10. Lehtela, M., Computer-Aided Failure Mode and Effect Analysis of Electronic Circuits, Microelectronics and Reliability, Vol.30, N4, pp.761-773, 1992.
11. Pspice, User's guide. MicroSim Corporation, La Cadena Drive, Laguna Hills, 1989.

